

Convocatoria de la C.A.T. de Ingeniería Electrónica e Ingeniería Técnica de Telecomunicación (Sistemas Electrónicos)

El president de la Comissió Acadèmica de Títol d'Enginyeria Electrònica i Enginyeria Tècnica de Telecomunicació (Sistemes Electrònics) li convoca a la reunió que tindrà lloc **dimarts 28 de març a les 16h** al Seminari del Departament d'Enginyeria Electrònica (3er pis bloc D)

ORDRE DEL DIA:

1. Aprovació, si escau, de l'acta de la sessió anterior
2. Informe del President.
3. Esborrany dels nous estudis de Grau d'Enginyeria Electrònica
4. Precs i preguntes.

Burjassot, 27 de març de 2006

El President de la CAT d'EE i ETSE

Esteban Sanchis Kilders