

**FICHA IDENTIFICATIVA****DATOS DE LA ASIGNATURA**

Código: 34659
Nombre: Arquitectura de computadores
Ciclo: Grado
Créditos ECTS: 6
Curso académico: 2025-26

TITULACIONES

Titulación	Centro	Curso	Periodo
1400 - Grado en Ingeniería Informática	Escola Tècnica Superior d'Enginyeria	3	Segundo cuatrimestre

MATERIAS

Titulación	Materia	Carácter
1400 - Grado en Ingeniería Informática	Ingeniería de Computadores	OBLIGATORIA

COORDINACIÓN

PARDO CARPIO FERNANDO

RESUMEN

La asignatura "Arquitectura de Computadores" forma parte de la materia "Ingeniería de Computadores", es una asignatura obligatoria del tercer curso del Grado de Ingeniería Informática, que se imparten durante el segundo semestre, que tiene una dedicación de 6 ECTS.

Esta asignatura completa los conocimientos sobre la tecnología y funcionamiento de los computadores iniciado en las asignaturas "Tecnología de Computadores" y "Fundamento de computadores" de primer curso y que tuvieron su continuación en las asignaturas de la materia de Ingeniería de Computadores: "Estructura de Computadores" y "Organización de los Computadores", impartidos en el segundo curso.

Esta asignatura completa el estudio de los paradigmas arquitecturales de los computadores existentes actualmente iniciado en asignaturas anteriores. Así, después de una revisión de los principales conceptos estudiados en la asignatura de Organización de Computadores, se centra en los modelos de programación de los computadores paralelos y distribuidos, para centrarse en los estándares "de facto" actuales, como son OpenMP y MPI.

Las redes de los computadores paralelos, tanto multiprocesadores como multicomputadores, son vistas en detalle, estudiando las características más importantes: topologías, algoritmos de encaminamiento, mecanismos de conmutación, canales virtuales, etc.



A lo largo de la asignatura, se estudiarán técnicas y modelos que permitan evaluar las prestaciones y el rendimiento de este tipo de computadores, atendiendo a sus características, y establecer la mejor solución para un problema dado.

CONOCIMIENTOS PREVIOS

RELACIÓN CON OTRAS ASIGNATURAS DE LA MISMA TITULACIÓN

No se han especificado restricciones de matrícula con otras asignaturas del plan de estudios.

OTROS TIPOS DE REQUISITOS

Para cursar de forma adecuada esta asignatura, el alumno debe tener asentados los conocimientos y resultados de aprendizaje que se han visto en la titulación relacionados con la programación, la estructura y funcionamiento del computador. En particular, es recomendable que se hayan cursado las asignaturas previas que forman parte de esta materia ("Estructura de Computadores" y "Organización de Computadores") y las asignaturas de "Programación" "Estructura de Datos y Algoritmos" y "Lenguajes y Paradigmas de Programación"

COMPETENCIAS / RESULTADOS DE APRENDIZAJE

-

G10 - Conocimientos para la realización de mediciones, cálculos, valoraciones, tasaciones, peritaciones, estudios, informes, planificación de tareas y otros trabajos análogos de informática, de acuerdo con los conocimientos adquiridos según las competencias específicas establecidas.

G1 - Capacidad para concebir, redactar, organizar, planificar, desarrollar y firmar proyectos en el ámbito de la ingeniería en informática que tengan por objeto la concepción, el desarrollo o la explotación de sistemas, servicios y aplicaciones informáticas.

G4 - Capacidad para definir, evaluar y seleccionar plataformas hardware y software para el desarrollo y la ejecución de sistemas, servicios y aplicaciones informáticas, de acuerdo con los conocimientos adquiridos según las competencias específicas establecidas.

G6 - Capacidad para concebir y desarrollar sistemas o arquitecturas informáticas centralizadas o distribuidas integrando hardware, software y redes de acuerdo con los conocimientos adquiridos según las competencias específicas establecidas.

G8 - Conocimiento de las materias básicas y tecnologías, que capaciten para el aprendizaje y desarrollo de nuevos métodos y tecnologías, así como las que les doten de una gran versatilidad para adaptarse a nuevas situaciones.

IC1 - Capacidad de desarrollar procesadores específicos y sistemas empujados, así como desarrollar y optimizar el software de dichos sistemas.



IC3 - Capacidad para analizar, evaluar, seleccionar y configurar plataformas hardware para el desarrollo y ejecución de aplicaciones y servicios informáticos.

R14 - Conocimiento y aplicación de los principios fundamentales y técnicas básicas de la programación paralela, concurrente, distribuida y de tiempo real.

R1 - Capacidad para diseñar, desarrollar, seleccionar y evaluar aplicaciones y sistemas informáticos, asegurando su fiabilidad, seguridad y calidad, conforme a principios éticos y a la legislación y normativa vigente.

R4 - Capacidad para elaborar el pliego de condiciones técnicas de una instalación informática que cumpla los estándares y normativas vigentes.

R6 - Conocimiento y aplicación de los procedimientos algorítmicos básicos de las tecnologías informáticas para diseñar soluciones a problemas, analizando la idoneidad y complejidad de los algoritmos propuestos.

R7 - Conocimiento, diseño y utilización de forma eficiente los tipos y estructuras de datos más adecuados a la resolución de un problema.

T12 - Capacidad para seleccionar, diseñar, desplegar, integrar, evaluar, construir, gestionar, explotar y mantener las tecnologías de hardware, software y redes, dentro de los parámetros de coste y calidad adecuados.

DESCRIPCIÓN DE CONTENIDOS

1. Arquitecturas paralelas y análisis de rendimiento.

Revisión de las arquitecturas de los computadores.

Computadores paralelos: Multiprocesadores y multicomputadores.

Retos, limitaciones y oportunidades de futuro.

Magnitudes y modelos de rendimiento.

Laboratorios:

L1. Programación secuencial. Análisis de prestaciones.

2. Programación paralela

Modelos de programación en computadores paralelos.

Programación con memoria compartida (SIMD, SPMD) y distribuida (MIMD).

Estándares de programación: OpenMP y MPI.

Laboratorios:

L2. Introducción a OpenMP. Ejemplos de programación básica.



- L3-4. Ejemplo de aplicación en OpenMP. Programación de una aplicación real.
- L5. Introducción a MPI. Ejemplos de programación básica.
- L6-7. Ejemplo de aplicación en MPI. Programación de una aplicación real.

3. Redes de interconexión

Clasificación: definiciones, propiedades y problemas (retardo, potencia, ruido, escalabilidad y fiabilidad).
 Encaminadores: Elementos y características.
 Conmutación: Conmutación de circuitos y paquetes (Store&Forward), VCT y Wormhole
 Control de flujo: Características; Tipos: HW, Stop&Go, basado en créditos.
 Redes dinámicas: Características. Topologías: barras cruzadas y redes MIN.
 Redes estáticas: Características. Topologías regulares e irregulares: bus, anillo, malla, toro, hipercubo, malla d-dimensional, malla d-dim k-aria, d-cubo k-aria.
 Algoritmos de encaminamiento. Características: livelock, starvation y deadlock. Tipos: Basada en origen, centralizada, distribuida (basada en tablas, aritméticos). Deterministas/ semi-adaptativos/ adaptativos.
 Algoritmos libres de interbloqueos. Técnicas de prueba (GDC). Canales virtuales.
 Arquitecturas e implementaciones actuales: CMP, NoC, Clusters, etc

Laboratorios:
 L8. Redes de multicomputadores

VOLUMEN DE TRABAJO (HORAS)

ACTIVIDADES PRESENCIALES

Actividad	Horas
Teoría	30,00
Prácticas en aula	10,00
Laboratorio	20,00
Total horas	60,00

ACTIVIDADES NO PRESENCIALES

Actividad	Horas
Asistencia a otras actividades	0,00
Elaboración de trabajos individuales o en grupo	30,00
Estudio y trabajo autónomo	15,00
Preparación de clases	25,00
Preparación de actividades de evaluación	10,00
Resolución de casos prácticos	10,00
Total horas	90,00

METODOLOGÍA DOCENTE



Actividades teóricas.

Descripción: En las clases teóricas se desarrollarán los temas proporcionando una visión global e integradora, analizando con mayor detalle los aspectos clave y de mayor complejidad, fomentando, en todo momento, la participación del alumnado. La carga de trabajo para el alumnado de este apartado sobre el total de carga de la materia es del 19%.

Actividades prácticas.

Descripción: Complementan las actividades teóricas con el objetivo de aplicar los conceptos básicos y ampliarlos con el conocimiento y la experiencia que vayan adquiriendo durante la realización de los trabajos propuestos. Comprenden los siguientes tipos de actividades presenciales:

- Clases de problemas y cuestiones en aula
- Sesiones de discusión y resolución de problemas y ejercicios previamente trabajados por el alumnado
- Prácticas de laboratorio
- Presentaciones orales
- Tutorías programadas (individualizadas o en grupo)
- Realización de cuestionarios individuales de evaluación en el aula con la presencia del profesorado.

La carga de trabajo para el alumnado sobre el total de carga de la materia es 21%.

Trabajo personal del alumnado.

Descripción: Realización (fuera del aula) de trabajos monográficos, búsqueda bibliográfica dirigida, cuestiones y problemas, así como la preparación de clases y exámenes (estudio). Esta tarea se realizará de manera individual e intenta potenciar el trabajo autónomo. La carga de trabajo para el alumnado sobre el total de carga de la materia es el 45%

Trabajo en pequeños grupos.

Descripción: Realización, por parte de pequeños grupos de estudiantes (2-4), de trabajos, cuestiones, problemas fuera del aula. Esta tarea complementa el trabajo individual y fomenta la capacidad de integración en grupos de trabajo.

La carga de trabajo para el alumnado sobre el total de carga de la materia es del 15%.

Se utilizará la plataforma de e-learning (Aula Virtual) de la Universitat de València como soporte de comunicación con el alumnado. A través de ella, se tendrá acceso al material didáctico utilizado en clase, así como los problemas y ejercicios a resolver.



EVALUACIÓN

La evaluación de la asignatura será la suma de los siguientes apartados:

Evaluación continua (P), basada en la asistencia y participación en el proceso de enseñanza-aprendizaje. En este apartado se propondrán actividades presenciales y resolución de cuestiones y problemas a lo largo del curso. Esta parte tendrá un peso del 10% sobre la nota final y estará constituida por la asistencia y entrega por parte del estudiante, de forma individual o en grupo, de los ejercicios y cuestiones planteados como preparación o resultado de las sesiones presenciales y la participación en la resolución de problemas, a través del foro de la asignatura o tareas que se programen, respondiendo a los problemas planteados. El estudiante debe haber asistido y/o entregado el 60% de estos trabajos para puntuar en esta parte y la puntuación de cada ejercicio o cuestión estará en función de su complejidad. La entrega de menos del 60% de las tareas supondrá una calificación de No presentado (0) en la primera convocatoria de la asignatura. Esta actividad no será recuperable en segunda convocatoria.

Evaluación de las actividades de laboratorio (L) a partir de la consecución de objetivos en grupo (LG) y pruebas individuales (LI) realizadas en las sesiones de laboratorio. Estas actividades se realizarán de forma individual y/o en grupo y su peso será del 25% sobre la nota final. Para puntuar en este apartado habrá que obtener un mínimo de 4 en las pruebas que así se especifique explícitamente, o una media de 6 en caso contrario. La nota de esta parte se calculará como la media ponderada entre las actividades LG y LI. Esta actividad no será recuperable en segunda convocatoria.

Pruebas objetivas individuales, consistentes en varios exámenes o pruebas de conocimiento, que constarán tanto de cuestiones teórico-prácticas como de problemas y que se realizarán hacia la mitad del cuatrimestre (denominado T1) y fuera del horario lectivo en el periodo de exámenes (denominado T2). Esta parte de la evaluación (T) tendrá un peso del 65% sobre la nota final y la distribución de cada una de las pruebas individuales será la siguiente:

$$T = \max\{0.3 \cdot T1 + 0.7 \cdot T2, T2\}$$

Cada una de estas pruebas aborda todos los contenidos de la asignatura impartidos hasta ese momento. Si la nota T es menor que 4, la nota de esta evaluación NA1 no podrá superar el 4, por lo que estará suspendida.

La nota de la asignatura se conformará en el caso de seguir la evaluación continua como la suma de las partes anteriores del siguiente modo:

$$NA1 = 0.10 \cdot P + 0.25 \cdot L + 0.65 \cdot T$$

En la segunda convocatoria, los estudiantes deberán presentarse a un examen final (EF) y la nota final se computará como:

$$NA2 = \max\{0.10 \cdot P + 0.25 \cdot L + 0.65 \cdot EF, 0.05 \cdot P + 0.20 \cdot L + 0.75 \cdot EF\}$$



Será necesario obtener una nota mínima de 4 en EF para aprobar la asignatura. Si EF es menor que 4, NA2 será 4 como máximo.

En las diferentes pruebas escritas correspondientes a la evaluación, solo se admitirán como válidos los procedimientos, nomenclaturas y símbolos empleados en las clases de teoría.

Para poder solicitar adelanto de convocatoria, los estudiantes deben haber cursado previamente la asignatura, y se les aplicará la normativa de evaluación de segunda convocatoria.

En cualquier caso, la evaluación de la asignatura se hará de acuerdo con el Reglamento de evaluación y calificación de la Universitat de València para los títulos de grado y master aprobado por Consejo de Gobierno de 30 de mayo de 2017 (ACGUV 108/2017). La copia o plagio manifiesto de cualquier actividad que forma parte de la evaluación supondrá la imposibilidad de superar la asignatura, sometiéndose seguidamente a los procedimientos disciplinarios oportunos indicados en el PROTOCOLO DE ACTUACIÓN ANTE PRÁCTICAS FRAUDULENTAS EN LA UNIVERSITAT DE VALÈNCIA ([ACGUV 123/2020](#)).

BIBLIOGRAFÍA

- Apuntes de la asignaturas, transparencias de las presentaciones de clase y vídeos
- Arquitectura de Computadores, Julio Ortega, Mancia Anguita, Alberto Prieto, Thomson-Paraninfo, 2005.
- J.L. Hennessy, D.A. Patterson Computer Architecture: A Quantitative Approach, 5ª edición Morgan Kaufmann Publishers, 2012.
- J. Duato, S. Yalamanchili and L.M. Ni, Interconnection networks: An engineering approach, 1ª y 2ª edición IEEE Computer Society Press 1997 y Morgan Kaufmann 2002
- Parallel Computer Architecture, David E. Culler, Jaswinder P. Singh, with Anoop Gupta, Morgan Kaufmann, 1998.
- Introduction to Parallel Computing, second edition, A. Grama, A. Gupta et al., Addison-Wesley, 2003.
- Arquitectura de computadoras y procesamiento en paralelo, Kai Hwang, Fayé A. Briggs, Mc-Graw Hill, 1990.
- D. Sima, T. Fountain, P. Kacsuk Advanced computer architectures: A design space approach Addison Wesley, 1997



- Barry Willkinson y Michael Allen. Parallel Programming. Pearson (2005)
- OpenMP Tutorial, Blaise Barney, Lawrence Livermore National Laboratory, disponible en <https://computing.llnl.gov/tutorials/openMP/>
- Gerassimos Barlas: Multicore and GPU Programming, 1ª edición, Morgan Kaufmann, 2015.