

**FITXA IDENTIFICATIVA****DADES DE L'ASSIGNATURA**

Codi: 34936
Nom: Sistemes electrònics digitals I
Cicle: Grau
Crèdits ECTS: 6
Curs acadèmic: 2025-26

TITULACIONS

Titulació	Centre	Curs	Període
1404 - Grau d'Enginyeria Electrònica Industrial	Escola Tècnica Superior d'Enginyeria	3	Primer quadrimestre, Sin determinar

MATÈRIES

Titulació	Matèria	Caràcter
1404 - Grau d'Enginyeria Electrònica Industrial	Sistemes electrònics	OBLIGATÒRIA

COORDINACIÓ

BATALLER MOMPEAN MANUEL

RESUM

L'assignatura Sistemes Electrònics Digitals I forma part de la matèria del mateix nom l'objectiu general del qual és ensenyar les tècniques bàsiques per a l'anàlisi i la síntesi de sistemes digitals, establint les bases perquè en assignatures posteriors es faciliti l'estudi de dissenys més complexos.

És una assignatura obligatòria de caràcter quadrimestral que s'imparteix en el tercer curs de la titulació de Grau en Enginyeria Electrònica Industrial-GIEI durant el primer quadrimestre. En el pla d'estudis consta d'un total de 6 crèdits ECTS repartits en 3 crèdits de teoria, 1 crèdit de classe de problemes i 2 crèdits de classe de laboratori.

En aquesta assignatura s'ofereix als estudiants una visió global i àmplia dels sistemes digitals, dintre del camp del disseny electrònic digital. Els continguts han de permetre que un estudiant pugui abordar el disseny d'un sistema digital sent capaç d'analitzar una aplicació on es requereixi aquest tipus de dissenys. Per a això, es requereix que es coneguin els diferents subsistemes digitals existents (subsistemes combinacionals, seqüencials, de temporització, etc.), el llenguatge de descripció hardware VHDL, els dispositius lògics programables així com el seu funcionament i disseny.

Es tracta d'una assignatura eminentment pràctica en la qual, després de la introducció dels conceptes, els



estudiants realitzaran nombrosos exercicis pràctics, fonamentalment d'anàlisi i disseny de sistemes digitals, així com d'experimentació en el laboratori.

En resum, aquesta assignatura ofereix un recorregut per les tècniques d'anàlisi i disseny de circuits i sistemes electrònics digitals.

CONEXEMENTS PREVIS

RELACIÓ AMB ALTRES ASSIGNATURES DE LA MATEIXA TITULACIÓ

No s'ha especificat restriccions de matrícula amb altres assignatures del pla d'estudis.

ALTRES TIPUS DE REQUISITS

Per a abordar amb èxit l'assignatura és recomanable que l'estudiant posseeixi uns coneixements previs bàsics d'electrònica. Entre aquests coneixements previs s'inclouen:

- Mesura de magnituds electròniques com ara tensió y corrent.
- Utilització de simuladors de circuits electròniques.
- Famílies lògiques: lògica bipolar i CMOS.

COMPETÈNCIES / RESULTATS D' APRENTATGE

-

CE3 - Coneixement dels fonaments i aplicacions de l'electrònica digital i microprocessadors

CE6 - Capacitat de dissenyar sistemes electrònics analògics, digitals i de potència.

CG3 - Coneixement en matèries bàsiques i tecnològiques, que els capacite per a l'aprenentatge de nous mètodes i teories, i els dote de versatilitat per adaptar-se a noves situacions.

CG4 - Capacitat de resoldre problemes amb iniciativa, presa de decisions, creativitat, raonament crític i de comunicar i transmetre coneixements, habilitats i destreses en el camp de l'enginyeria industrial (amb la tecnologia específica d'electrònica industrial)

DESCRIPCIÓ DE CONTINGUTS

1. INTRODUCCIÓ ALS SISTEMES ELECTRÒNICS DIGITALS

Sistemes: Anàlisi i Síntesi. Àlgebra de Boole. Simplificació de funcions lògiques. Famílies Lògiques. Els parametres temporals dels circuits combinacionals.



2. CIRCUITS COMBINACIONALS

Definició. Anàlisi i síntesi. Implementació amb portes NAND i NOR. Funcions XOR i XNOR. Circuits multinivel: riscos lògics.

3. INTRODUCCIÓ ALS LENGUATGES DE DESCRIPCIÓ MAQUINARI

Revisió històrica. Elements bàsics. Tipus de dades. Instruccions seqüencials i concurrents. Subprogrames. Bancs de proves.

4. CIRCUITS COMBINACIONALS MSI

Codificadors i Descodificadors. Convertidors de codi. Multiplexors i Demultiplexores. Circuits Comparadors. Circuits aritmètics. Unitats Aritmético-Lògiques. Descripció VHDL de descodificadors, multiplexors i circuits aritmètics. Exercicis.

5. CIRCUITS BIESTABLES

Biestable R S: funcionament síncron i asíncrono. Biestable J K. Biestable D. Biestable T. Descripció VHDL de registres. Exercicis.

6. INTRODUCCIÓ ALS CIRCUITS SEQÜENCIALS

Definició. Registres de desplaçament. Comptadors asíncrons. Comptadors síncrons: introducció i disseny. Altres tipus de comptadors: up-down, en anell, Johnson. Exemples de circuits MSI. Descripció VHDL de comptadors. Exercicis.



7. CIRCUITS DIGITALS DE TEMPORITZACIÓ I RELLOTGE

Portes Trigger de Schmitt. Circuits temporitzadors digitals.

8. DISSENY DE MÀQUINES D'ESTATS

Introducció: Màquines de Moore i de Mealy. Anàlisi de circuits seqüencials síncrons. Metodologia de síntesis. Descripció VHDL de màquines de Moore. Exercicis.

9. INTRODUCCIÓ A LA LÒGICA PROGRAMABLE

Tipus de SPLD: PROM, PAL, PLA, GAL. Flux de disseny. Especificació de temps. Introducció als CPLDs. Introducció a les FPGAs: famílies de Xilinx.

VOLUM DE TREBALL (HORES)

ACTIVITATS PRESENCIALS

Activitat	Hores
Teoria	30,00
Pràctiques a l'aula	10,00
Laboratori	20,00
Total hores	60,00

ACTIVITATS NO PRESENCIALS

Activitat	Hores
Assistència a altres activitats	0,00
Elaboració de treballs individuals o en grup	10,00
Estudi i treball autònom	35,00
Preparació de classes	25,00
Preparació d'activitats d'avaluació	0,00
Resolució de casos pràctics	20,00
Total hores	90,00

METODOLOGIA DOCENT



El desenvolupament de l'assignatura s'estructura entorn les classes de teoria i de problemes, les tutories, les pràctiques de laboratori i la realització de treballs.

En les sessions de teoria i problemes s'utilitzarà el model de lliçó magistral. En les sessions teòriques el professor/a exposarà els continguts fonamentals de l'assignatura utilitzant per a això els mitjans audiovisuals al seu abast, com presentacions, transparències, pissarra (CG3,CG4,CE3,CE6). Les classes pràctiques de problemes es desenvoluparan seguint dos models. En algunes de les classes serà el professor/a qui resolgui una sèrie de problemes tipus perquè els estudiants aprenguin a identificar els elements essencials del plantejament i resolució del problema (CG3,CG4,CE3,CE6). En altres classes de problemes seran els i les estudiants, individualment o distribuïts en grups, els quals haurien de resoldre problemes anàlegs sota la supervisió del professor/a (CG4,CE6). Una vegada conclòs el treball, els problemes seran recollits, analitzats i corregits pel professor/a o pels propis estudiants.

Els i les alumnes disposen d'un horari de tutories la finalitat de les quals és la de resoldre problemes, dubtes, orientació en treballs, etc. L'horari d'aquestes tutories s'indicarà a l'inici del curs acadèmic. A més tindran l'oportunitat d'aclarir alguns dubtes mitjançant correu electrònic o fòrums de discussió mitjançant l'ocupació de l'eina "Aula Virtual", que proporciona la Universitat de València.

Les sessions de pràctiques de laboratori s'organitzen entorn al disseny, muntatge i comprovació i/o simulació d'un determinat sistema digital (CG3,CG4,CE3,CE6). La seva durada benvolguda serà de 3 hores i els grups de pràctiques estaran formats per dues persones com a màxim. Els i les estudiants disposaran dels guions de pràctiques i l'experimentació serà portada a terme íntegrament per ells sota la supervisió del professor/a. Es culminarà el laboratori, sempre que sigui possible, amb el disseny, muntatge i verificació d'un Sistema Digital didàctic en el qual l'alumne/a assumirà totes les fases de realització d'un projecte, o el que és el mateix, concepció, càlcul, simulació, muntatge, verificació i redacció de memòria tècnica (CE6).

Durant el curs, és possible que es realitzen alguns Treballs que complementaran l'explicat durant el mateix. Pretenen servir com visió actual i de mercat en el món dels Sistemes Electrònics Digitals. Els Treballs consistiran en la recerca, preparació i presentació, si és possible, d'un tema relacionat amb els continguts de l'assignatura. Es realitzaran en grups de 2-3 persones, havent de lliurar els alumnes, a la seva finalització, un resum detallat del mateix.

Per a poder dur a bon terme la metodologia docent descrita, l'alumne/a disposarà en l'Aula Virtual d'un conjunt de documents que li facilitin l'aprenentatge de la matèria objecte de la present guia docent.

AVALUACIÓ

L'avaluació de l'aprenentatge dels estudiants es durà a terme seguint dos models:

a) Per mitjà de la valoració del resultat de l'avaluació contínua procedent dels exàmens (teoria, test i laboratori) més la nota de les pràctiques de laboratori. Per a optar a esta modalitat d'avaluació, el/la estudiant ha d'haver assistit regularment a les classes teòriques i de problemes. Per a amitjanar les notes dels exàmens de teoria i de laboratori serà necessari que cada una d'elles a igual o superior a 4. La nota final s'obté a partir de les consideracions següents:



- La nota de teoria sorgirà com resultat de la realització en les dates indicades en el calendari oficial de l'examen escrit. Constarà de cinc qüestions de caràcter teòric o pràctic i dos problemes (CG3,CG4,CE3,CE6). Totes les preguntes estaran relacionades amb els continguts del temari, i amb dificultat semblant a les qüestions i problemes realitzats en classe. Esta qualificació es correspon amb el 35% de la nota final.
- A la finalització del curs es realitzarà un examen tipus test que tindrà un pes del 20% de la nota final (CG3,CG4,CE3,CE6).
- La nota de laboratori sorgirà com resultat de la realització d'un examen individual a la finalització del quadrimestre, que inclourà un determinat nombre de qüestions directament relacionades amb les pràctiques realitzades durant el curs (CG3,CG4,CE3,CE6). Constarà del disseny, muntatge i/o simulació d'alguns dels apartats realitzats per l'alumnat al llarg de les sessions de laboratori a què han hagut d'assistir. S'avaluarà la destresa demostrada, el domini en l'ús dels equips de laboratori i el desenrotllament del disseny al llarg de la sessió. Per a poder presentar-se a l'examen anterior, és requisit imprescindible haver assistit de forma habitual a les pràctiques (no es poden fallar més d'1 sessió). Esta nota es correspon amb el 25% de la nota final.
- A més d'esta nota, s'avalua la realització de la pràctica in situ, per mitjà d'unes simples qüestions al final de cada sessió (CG3,CG4,CE3,CE6). Esta avaluació contínua del treball realitzat per l'alumnat en totes les sessions de laboratori valora la destresa, l'interés i els resultats obtinguts. Esta nota es tradueix en un 20% de la nota final de l'assignatura.
- La nota final de l'assignatura eixirà de les expressió següent:

$$\text{Nota Total} = 0,35 * \text{Ex_Teoria} + 0,25 * \text{Ex_Lab} + 0,2 * \text{Eval_Lab} + 0,2 * \text{Ex_Test}$$

b) A partir d'una segona convocatòria en què la qualificació de la part del examen de teoria i/o de laboratori es pot millorar per mitjà de la realització d'un examen. L'examen es realitzarà en la data oficial i constarà d'una primera part teòrica, en la que l'estudiantat haurà de demostrar el seu coneixement dels conceptes i relacions vistos en classe i una segona part que consistirà en un examen de laboratori (CG3,CG4,CE3,CE6). En este, l'alumne/a haurà de realitzar el disseny, muntatge i/o simulació de determinats sistemes digitals relacionats amb els continguts del temari i amb dificultat semblant a les qüestions i pràctiques desenrotllades en els guions de laboratori (CG3,CG4,CE3,CE6). Per a amitjar les notes dels exàmens de teoria i de laboratori serà necessari que cada una d'elles a igual o superior a 4. La nota final de l'assignatura eixirà de l'expressió següent:

$$\text{Nota Total} = 0,55 * \text{Ex_Teoria} + 0,25 * \text{Ex_Lab} + 0,2 * \text{Eval_Lab}$$

Els i les estudiants que opten per l'opció a), i que no aproven l'assignatura d'esta manera, podran presentar-se a l'examen oficial en segona convocatòria (modalitat b).

En qualsevol cas, el sistema d'avaluació es regirà per l'establert en el Reglament de Avaluació i Qualificació de la Universitat de València per a Graus i Màsters (<https://webges.uv.es/uvTaeWeb/MuestraInformacionEdictoPublicoFrontAction.do?accion=inicio&idEdictoSeleccionado=5639>).



La còpia o plagi manifest de qualsevol activitat que forma part de l'avaluació suposarà la impossibilitat de superar l'assignatura, sotmetent-se seguidament als procediments disciplinaris oportuns indicats en el **PROTOCOL D'ACTUACIÓ DAVANT PRÀCTIQUES FRAUDULENTES A LA UNIVERSITAT DE VALÈNCIA** ([ACGUV 123/2020](#)).

BIBLIOGRAFIA

- Alfonso-Pérez, S.; Soto, E.; Fernández, S.: "Diseño de sistemas digitales con VHDL". Thomson-Paraninfo, 2002.
- Diseño digital [Recurs electrònic] : con una introducción a Verilog HDL / M. Morris Mano, Michael D. Ciletti. 5ª ed. México : Pearson, 2013. ISBN: 9786073220415. http://trobes.uv.es/record=b2356954~S1*val
- Fundamentos de sistemas digitales [Recurs electrònic] / Thomas L. Floyd. 9ª ed.. Madrid : Pearson, 2006 9788483227206. http://trobes.uv.es/record=b2355170~S1*val
- Altera Devices. <http://www.altera.com/products/devices/dev-index.jsp>
- Floyd, T.L. "Fundamentos de Sistemas Digitales". Prentice Hall, 2007.
- Gajski, D. "Principios de Diseño Digital". Prentice Hall, 1997.



- García Sánchez, J.E.; Gil Tomás D.; Martínez Iniesta, M. "Circuitos y Sistemas Digitales". Tebar Flores, 1992.
- Godoy R. W. "OrCAD PSpice para Windows. Volumen III: Datos y comunicaciones digitales". Prentice-Hall, 2004.
- Hayes, J.P. "Introducción al Diseño Lógico Digital". Addison-Wesley, 1996.
- Hill, J.; Peterson, G. "Teoría de conmutación y diseño lógico". Ed. Limusa, 1993.
- Mandado, E.; Jacobo Álvarez, L.; Valdés M. D.: "Dispositivos Lógicos programables y sus aplicaciones". Thomson-Paraninfo, 2002.
- Morris Mano M. "Diseño Digital". Prentice-Hall, 2003.
- Prieto Espinosa, A.; Lloris Ruíz, A.; Torres Cantero, J.C.; "Introducción a la Informática". McGraw-Hill España 2006. Libro electrónico.
- Pardo, F.; Boluda, J. A.; "VHDL: Lenguaje para síntesis y diseño de circuitos digitales". Ed. Rama, 1999.



- Tavernier, C. "Circuitos lógicos programables". Ed. Paraninfo, 1994.
- Wakerly, J.F. "Diseño digital. Principios y prácticas". Prentice Hall, 2001.
- Xilinx Devices. [http://www.xilinx.com/products/silicon_solutions/Text referència](http://www.xilinx.com/products/silicon_solutions/Text_referència)
- Roth, C., Dormido Bencomo, S. ; Canto Díez, M. A. "Fundamentos de diseño lógico". Thomson, 2004.
- Casanova Peláez, P.; García Martínez N.; Torres Barragán J.A. "Tecnologías Digitales". Paraninfo, 1993.
- Lloris, A.; Prieto, A. "Diseño Lógico". McGraw-Hill, 2003.
- Guy Even; Moti Medina. "Digital Logic Design: A Rigorous Approach". Cambridge University Press, 2012. Libro electrónico.